

Silexica将作为钻石级赞助商参加2019年度XDF赛灵思开发者大会

2019年12月3日, 中国北京(XDF,赛灵思开发者大会) - Silexica(silexica.com)芯登科技日前宣布公司将以顶级赞助商(钻石级)的身份参加即将举行的2019年XDF(Xilinx Developer Forum, 赛灵思开发者大会), 本届大会已于十月及十一月在美国硅谷、荷兰海牙举行, 最后的压轴站将在北京举行。Silexica(芯登科技)将在XDF大会的北京站上展示SLX FPGA工具, 该工具解决了与HLS设计流程相关的挑战, 并且能够与VivadoHLS高层次综合协同工作。

最大程度提升设计性能

如果在设计过程中选择使用高层次综合(HLS), 无疑会给设计带来许多独特挑战。SLX FPGA则能有效解决与HLS设计流程相关的挑战, 包括识别不可合成的C/C++代码和非硬件感知的C/C++代码, 检测应用程序的并行性, 以及在合适位置插入编译指令等, 该工具能够帮助软件工程师优化C/C++代码, 为HLS做好准备。与没有插入HLS编译指示相比, SLX FPGA通过自动插入HLS编译指示, 将性能提高了平均35倍。此外, SLX FPGA通过执行以下操作, 帮助软件开发人员节省多达数月的开发工作:

- 对不可合成的C/C++代码进行进行引导和自动重构,
- 检测可以并行执行的C/C++代码中的函数并进行性能优化
- 自动插入优化后的编译指示, 指导Vivado HLS编译器, 在硬件中实现代码优化

Silexica首席执行官Maximillian Odendahl表示, “Silexica很高兴能够进一步加强与Xilinx的合作伙伴关系, 同时很荣幸受邀以钻石赞助商的身份参加2019年XDF北京站, 有机会向中国市场介绍我们的产品。客户使用当前的Xilinx Vivado HLS, 在SLX FPGA工具的帮助下, 通过Silexica强大的C/C++分析和理解能力为应用程序代码提供深刻见解, 从而帮助Xilinx的客户最大程度地提升设计性能。”

Silexica将参加美国硅谷, 荷兰海牙和北京的全程三站大会。欢迎点击[链接](#), 与我们联系详谈事宜。

有关XDF的更多信息, 请访问: <https://www.xilinx.com/products/design-tools/developer-forum.html>。

关于Silexica(芯登科技)

Silexica(芯登科技)为技术公司提供专业的软件解决方案, 帮助其智能产品(例如自动驾驶汽车)实现从概念到部署的全过程。SLX编程工具能够深入洞察系统中软件的行为, 帮助开发人员实现软件在嵌入式超级计算机中的高效运行。Silexica(芯登科技)成立于2014年, 现已融资2800万美元。Silexica总部位于德国, 在美国和日本设有办事处, 与全球汽车、无线和航空航天等科技革新行业的客户建立了合作关系。欲了解更多信息, 请访问: www.silexica.com



公关联络

Jessica Krings

Head of Corporate Marketing

+49 221 986 5619 0

krings@silexica.com

Xiao Wan

Marketing Communication Specialist (China)

+86 138 1193 4215

wan@silexica.com

