

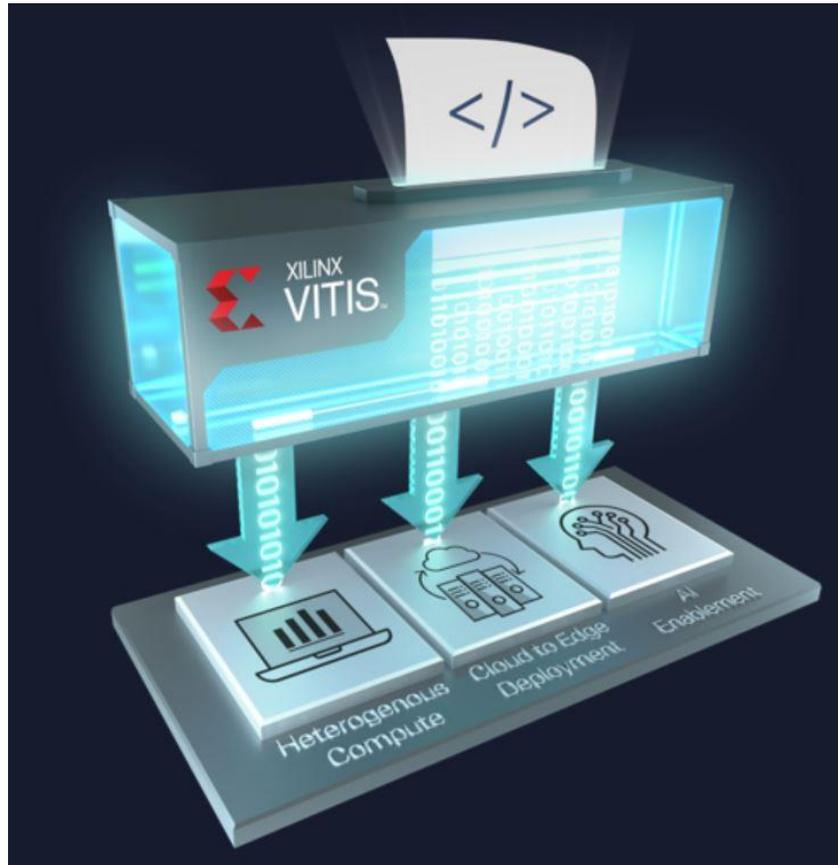


## Xilinx 隆重发布 Vitis 统一软件平台 — 面向所有开发者解锁全新设计体验

*Vitis 将赋予软件开发者灵活应变的硬件，同时将提高硬件设计者的工作效率*

2019 年 10 月 9 日，中国，北京 —— 自适应和智能计算的全球领导企业赛灵思公司 (Xilinx, Inc., (NASDAQ:XLNX)) 今天宣布推出 [Vitis™](#) (发音为 Vi-tis) — 这是一款统一软件平台，可以让包括软件工程师和 AI 科学家在内的广大开发者都能受益于硬件灵活应变的优势。历经五年、投入总计 1000 个人工年而打造，[Vitis 统一软件平台](#) 无需用户深入掌握硬件专业知识，即可根据软件或算法代码自动适配和使用赛灵思硬件架构。此外，Vitis 平台不限制使用专有开发环境，而是可以插入到通用的软件开发工具中，并利用丰富的优化过的开源[库](#)，使开发者能够专注于算法的开发。Vitis 独立于 Vivado® 设计套件，后者仍然继续为希望使用硬件代码进行编程的用户提供支持。但是，Vitis 也能够通过将硬件模块封装成软件可调用的函数，从而提高硬件开发者的工作效率。

赛灵思总裁兼首席执行官 (CEO) Victor Peng 表示：“随着计算需求呈指数级增长，工程师与科学家常常受到固定芯片性能的局限。赛灵思打造了一个卓越的设计环境，使各学科领域的编程人员与工程师能够使用他们已熟知并掌握的工具和框架，共同开发与优化他们的软硬件。这意味着他们可以根据自己的应用调整硬件架构，而不需要新型芯片。”



Vitis 统一软件平台

## VITIS 堆栈

[Vitis 平台](#)构建在基于堆栈的架构之上，该架构可以无缝插入到开源的标准开发系统与构建环境，而且最重要的是，它包含一套丰富的标准库。



Vitis 堆栈

基础层是 Vitis 目标平台。该平台由电路板和预编程 I/O 构成。第二层称为 Vitis 核心开发套件，覆盖开源赛灵思运行时库，以管理不同域间的数据移动，包括子系统、即将发布的 Versal ACAP™ 内的 AI 引擎和必要的外部主机。此外，该层也提供编译器、分析器和调试器等核心开发工具。虽然赛灵思提供的是世界一流的设计环境，但是这些工具设计的目的是能与业界标准的构建系统与开发环境无缝集成。

在第三层，[8 个 Vitis 库](#)提供 400 余种优化的开源应用。这 8 个库分别是：Vitis 基本线性代数子程序 (BLAS) 库、Vitis 求解器库、Vitis 安全库、Vitis 视觉库、Vitis 数据压缩库、Vitis 计量金融库、Vitis 数据库集和 Vitis AI 库。借助这些库，软件开发者可以使用标准的应用编程接口 (API) 来实现硬件加速。

### VITIS AI 和特定领域架构

Vitis 平台的第 4 层，也是最具有变革意义的一层是 [Vitis AI](#)。它集成了特定领域架构 (DSA)。DSA 提供了针对 AI 模型的硬件实现，开发者可以使用包括 TensorFlow 和 Caffe 等业界领先框架对其进行配置与编程。Vitis AI 提供的工具链能在数分钟内完成优化、量化和编译操作，在赛灵思器件上高效地运行预先训练好的 AI 模型。此外，它也为从边缘到云端的部署

提供了专用 API，实现业界一流的推断性能与效率。赛灵思很快还将推出另一个 DSA (Vitis Video)，支持从 FFmpeg 直接进行编码并提供同样超级简单且功能极强大的端到端视频解决方案。由合作伙伴公司提供的 DSA 包括：与 [GATK](#) 集成[用于基因分析的 Illumina](#)，与 [ElasticSearch](#) 集成用于大数据分析的 [BlackLynx](#)，以及当前我们客户正在使用的专有 DSA。

## VITIS 开发者网站

今天，赛灵思还宣布推出了一个[开发者网站](#)，方便开发者获取示例、教程和文档，同时作为连接 Vitis 开发者社区的空间。它将由赛灵思和 Vitis 专家及爱好者共同管理，并将提供 Vitis 有关的最新更新、提示和技巧的宝贵信息。

## VITIS 供货信息

Vitis 统一软件平台支持软件开发者无需新型芯片即可提高专用硬件的效率。该平台可免费用于赛灵思开发板，下个月即可下载。请注册 Vitis 邮件提醒以率先获得通知。

## 更多资源

获得 [Vitis 统一软件平台](#) 的基本信息

详细了解 [Vitis 统一软件平台](#)

了解 [Vitis AI](#)

了解 [Vitis 开发者库](#)

加入[赛灵思开发者网站](#)

## 关于赛灵思

赛灵思致力于通过开发高度灵活和自适应的处理平台，为从端到边缘再到云端的多种不同技术的快速创新提供支持。赛灵思是 FPGA、硬件可编程 SoC 及 ACAP 的发明者，旨在提供业界最具活力的处理器技术，实现自适应、智能且互连的未来世界。如需了解更多信息，敬请访问赛灵思中文网站：<http://china.xilinx.com/>。

© Copyright 2019 年赛灵思公司版权所有。Xilinx、赛灵思标识、Zynq 及本文提到的其它指定品牌均为赛灵思在美国及其它国家的商标。所有其它商标均是其各自所有者的财产。

**追随赛灵思：**

赛灵思-优酷：<http://i.youku.com/xilinx>

赛灵思新浪微博：<http://weibo.com/xilinxchina>

赛灵思中文用户社区论坛：<http://forums.xilinx.com/cn>

赛灵思微信号： xilinx\_inc（微信二维码见下方图片）



**赛灵思公司**

张俊伟

电话：(86-10) 5651 7406

邮件：[melissa.zhang@xilinx.com](mailto:melissa.zhang@xilinx.com)